

# \* ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC

**ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC**

**=**

**ΤΡΟΠΟΙ ΑΝΑΦΟΡΑΣ ΣΤΗ ΜΝΗΜΗ ΔΕΔΟΜΕΝΩΝ ΤΟΥ PIC**

**ΜΝΗΜΗ ΔΕΔΟΜΕΝΩΝ ΤΟΥ PIC = RAM = File Registers**



# ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC

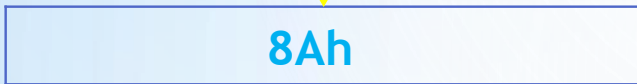
## ΑΜΕΣΗ ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ

### IMMEDIATE ADDRESSING

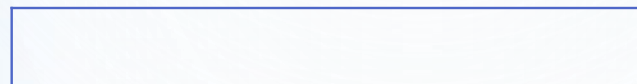
File Registers

:	:
20h	
21h	
22h	
23h	
24h	
:	:
29h	
2Ah	
:	:
2Fh	
30h	
31h	
32h	

movlw 8Ah



W reg



FSR



# ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC

ΑΠ' ΕΥΘΕΙΑΣ ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ

## DIRECT ADDRESSING

`movwf 23h`

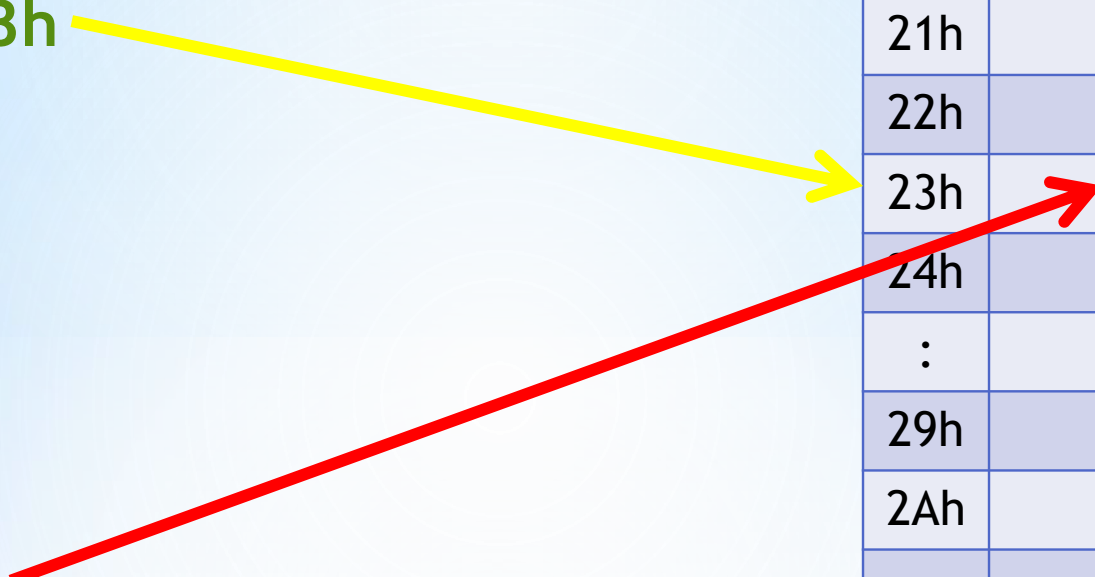
File Registers

:	:
20h	
21h	
22h	
23h	8Ah
24h	
:	:
29h	
2Ah	
:	:
2Fh	
30h	
31h	
32h	

8Ah

W reg

FSR





# ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC

ΑΠ' ΕΥΘΕΙΑΣ ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ

## DIRECT ADDRESSING

`movf 23h, W`

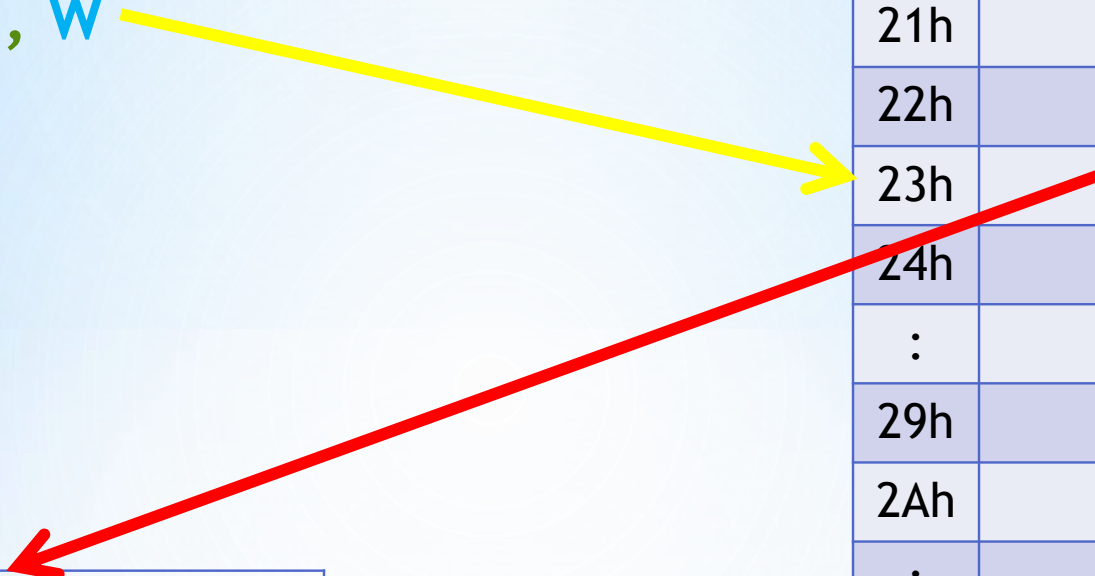
File Registers

:	:
20h	
21h	
22h	
23h	8Ah
24h	
:	:
29h	
2Ah	
:	:
2Fh	
30h	
31h	
32h	

8Ah

W reg

FSR





# ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC

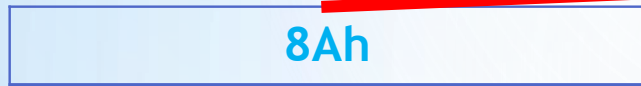
## ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ ΚΑΤΑΧΩΡΗΤΩΝ

### REGISTER ADDRESSING

### File Registers

`movwf mitsos`

`mitsos equ 2Ah`



W reg



FSR

:	:
20h	
21h	
22h	
23h	
24h	
:	:
29h	
2Ah	8Ah
:	:
2Fh	
30h	
31h	
32h	



# ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC

## ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ ΚΑΤΑΧΩΡΗΤΩΝ

### REGISTER ADDRESSING

File Registers

:	:
20h	
21h	
22h	
23h	
24h	
:	:
29h	
2Ah	8Ah
:	:
2Fh	
30h	
31h	
32h	

`movf mitsos, W`

`mitsos equ 2Ah`



W reg



FSR





# \* ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ ΡΙΣ

Για τον PIC

ΑΠ' ΕΥΘΕΙΑΣ ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ = ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ ΚΑΤΑΧΩΡΗΤΩΝ

REGISTER ADDRESSING = DIRECT ADDRESSING



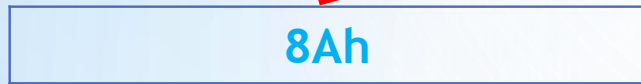
# ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC

ΕΜΜΕΣΗ ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ μέσω καταχωρητή (1)

## REGISTER INDIRECT ADDRESSING

File Registers

`movwf INDF`

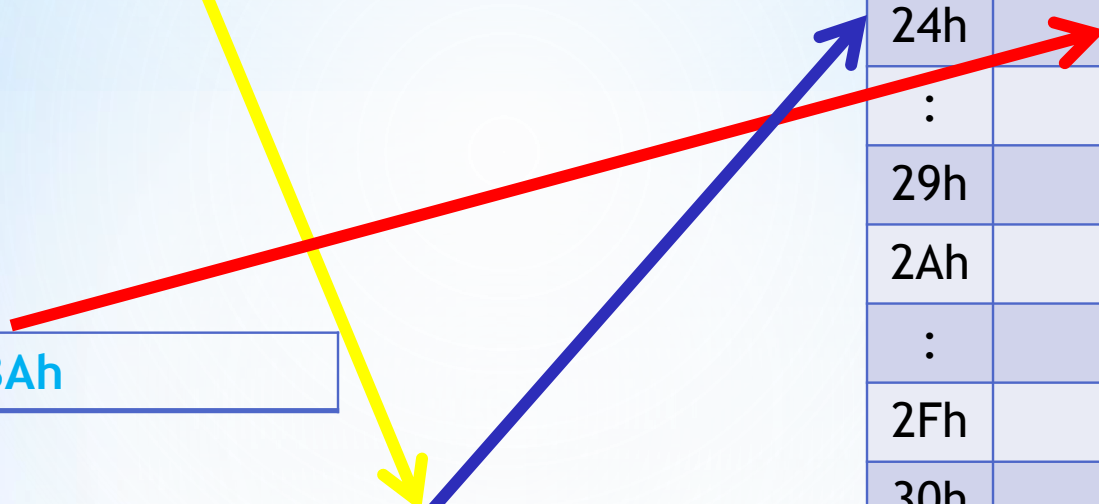


W reg



FSR

:	:
20h	
21h	
22h	
23h	
24h	8Ah
:	:
29h	
2Ah	
:	:
2Fh	
30h	
31h	
32h	







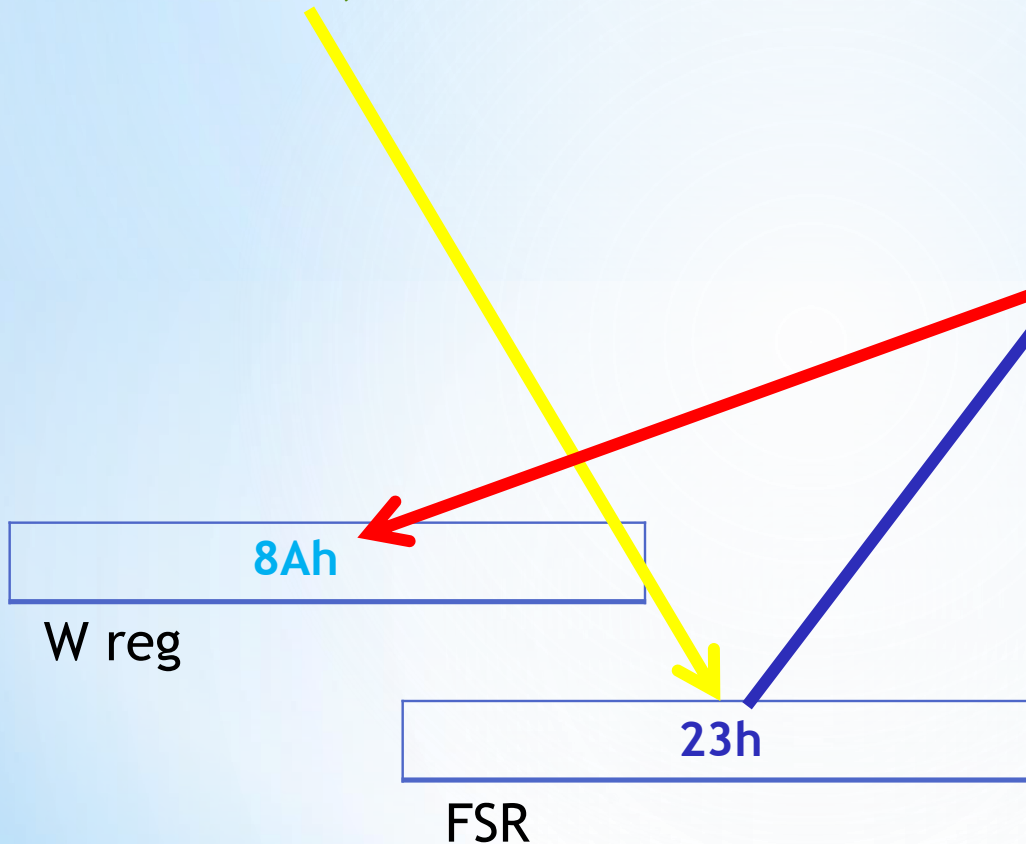
# ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ PIC

ΕΜΜΕΣΗ ΔΙΕΥΘΥΝΣΙΟΔΟΤΗΣΗ μέσω καταχωρητή (2)

## REGISTER INDIRECT ADDRESSING

File Registers

`movf INDF,W`



:	:
20h	
21h	
22h	
23h	8Ah
24h	
:	:
29h	
2Ah	
:	:
2Fh	
30h	
31h	
32h	